

Lembaga Pengembangan Komputerisasi: Kursus Disain Skematik, Layout dan Simulasi Menggunakan Mentor Graphic

Kursus Disain Skematik, Layout dan Simulasi Menggunakan Mentor Graphic adalah Kursus yang diselenggarakan oleh Laboratorium Pengembangan Perangkat Keras. Materi kursus ini bermaterikan disain Integrated circuit (IC) menggunakan CMOS (Complementary Metal Oxide Semiconductor) dimulai dengan perancangan rangkaian, pembuatan layout IC serta mensimulasikan hasil rancangan dan layout

Unique solution ID: #4009

Penulis: luphie_43

Terakhir diperbaharui: 2009-01-15 15:27